設計知識に注目した設計の推論モデルの提案 (第 4 報)
- 設計の推論モデルの計算機上への実装と検証 -

A proposal of design reasoning mode that takes notice of design knowledge (the Forth report)

Implementation of a reasoning model in design and its verification

○ 野間口 大 (東京大) 正 妻屋 彰 (大阪大学先端科学技術共同研究センター) 吉岡 真治 (国立情報学研究所)
鷲尾 隆 (大阪大学産業科学研究所) 武田 英明 (国立情報学研究所)
村上 存 (東京大学工学系研究科) 冨山 哲男 (東京大)
Yutaka Nomaguchi, The University of Tokyo, Komaba 4-6-1, Meguro-ku, Tokyo
Akira Tsumaya, Osaka University
Masaharu Yoshioka, National Institute of Informatics(NII)
Takashi Washio, Osaka University
Hideaki Takeda, NII
Tamotsu Murakami, The University of Tokyo
Tetsuo Tomiyama, The University of Tokyo

Since design knowledge plays a cucial role in design process, we are conducting research on design reasoning model that takes notice of design knowledge. To make a design reasoning model, we have already proposed a reasoning framework of design and analyzed basic operations for the framework, and then propose a synthesis language for describing design operational knowledge. In this paper, we propose our implementation of this model, and verify it to compare design processes replayed in the system with ones of actual design sessions.

Key Words: Synthesis, Design, Design Knowledge, CAD

1　序論

設計とは、設計者が持っている様々な知識を用いて、与えられた要求からそれを実現する人工物を産み出す行為であると考えられている。著者らは、この設計過程を設計知識を用いた推論であると捉えて、前報 [1] までに、設計知識に注目した設計の推論モデルの提案、及びその推論モデルにおける知識記述言語の提案を行ってきた。

本報では、これら推論モデルの枠組みを計算機上に実装する。さらに、実際に行われた設計事例における設計者の推論過程を計算機システム上で再現し、その結果を設計事例の記録と比較することにより、我々の提案する推論モデルの評価を行う。

2　設計の推論モデルの枠組

本節では、著者らが前報までに提案してきた、設計における推論モデルの枠組みについて述べる。

著者らが前報までに提案している設計の推論モデルは、図 1 に示す 3 つの要素から構成されている。

- 複数のモデルベース推論

  設計過程では様々な知識が用いられる。これらの知識をある観点から見たモデルに依存した形で表現し (Object dependent models)、モデルベース推論を行う。またこれらのモデルを、具体的な設計対象モデルには依存しない論理的なモデル (Object independent model) を媒介として統合する。

- メディア知識の取り扱い

  メディア型の知識表現により実世界に存在する様々な知識や情報を取り込む。これらの情報については可能な限りモデル化を支援することにより、複数のモデルベース推論システムの情報と組み合わせる。

- 思考過程モデル

  設計過程特有の設計過程知識などを思考過程モデルとしてモデル化することにより、設計対象モデルにおける推論に対するメタレベルの推論を行い、設計対象への操作を制御する。

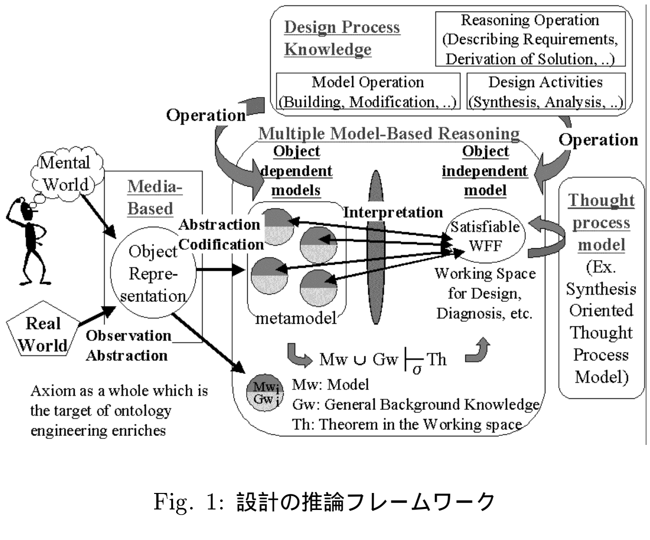

Fig. 1: 設計の推論フレームワーク

この枠組みでは、メディアベースによる多様な設計情報および設計知識の表現と様々なモデルベース推論システムを利用することによって、設計対象に関する情報の記述の自由度を確保できる。また、複数のモデルベース推論システムを統合的に扱うことにより、多数の公理系を扱うことができ、全体の枠組みとしてシンセシスの自由度を高めることが可能である。

また、この枠組みにおける設計作業は、複数のモデルによって表現された設計対象の情報および、各モデラにおける知識に対する操作として捉えられる。

3 システム実装のアプローチ

本研究では、前節で述べた枠組の各構成要素を計算機上に実装するにあたって、以下のようなアプローチを採用する。

- 複数のモデルベース推論システム

  著者らのグループが開発を続けている KIEF(Knowledge Intensive Engineering Framework)[2] を用いることによって、複数のモデルベース推論を行うための枠組を用意する。

- 設計対象モデルの統合

  KIEF におけるモデル統合のための機構であるプラガブル・メタモデル機構 [3] を用いて機能モデリングシステムや各種 CAE ツールなど、設計対象モデルを統合する。

- 思考過程モデル

  複数のモデルベース推論システムを用いた設計過程を計算機上で処理することが可能なモデルとして、設計シミュレータ [4] における記号論理に基づいた設計過程モデルを用いる。

以下、その詳細について述べる。

3.1 KIEF の利用

著者らのグループは様々な種類の知識を統合的に使用することによって、製品ライフサイクルの各段階における工学活動を支援するための新しいスタイルの工学である知識集約型工学 [5] を提唱している。 KIEF はこのコンセプトに基づいて、著者らのグループが開発を続けているシステムである。

KIEF は、種々の設計対象モデルを統合し、かつ各モデラ上でのモデリング作業を支援するプラガブル・メタモデル機構と、KIEF で用いる知識を提供する知識ベースから構成される。図2にそのシステム構成を示す。

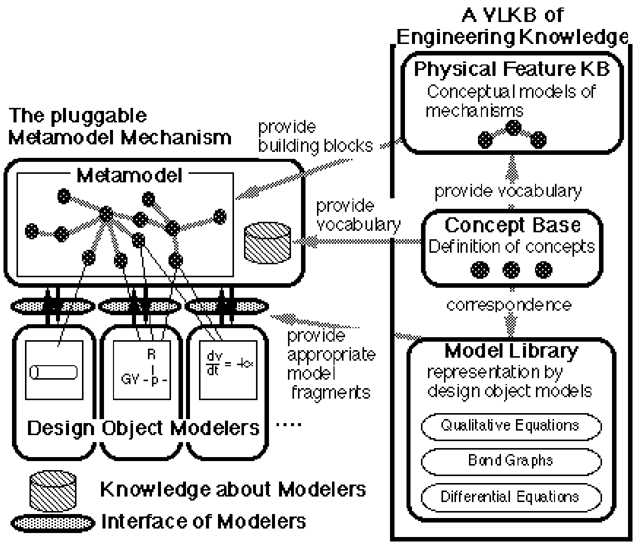

Fig. 2: KIEF の構成

プラガブル・メタモデル機構 (図 2左上) は、メタモデルとよぶ設計対象の記号表現による概念ネットワークを中心モデルとして、種々の対象モデルを、概念レベルで統合する機構である。

メタモデルを構成する概念や、 KIEF で用いる知識は大規模知識ベース (図 2右) に蓄積されている。 KIEF の知識ベースは物理世界の基本的オントロジーを提供する概念辞書 (Concept Base)、 KIEF 上で用いるツールに固有のオントロジーを提供する Model Library、そして概念辞書が提供するオントロジーを用いてモデルの作成やモデル上での推論に関わる知識としての Physical Feature を提供する Physical Feature 知識ベースから構成される。

KIEF を用いることにより、様々なモデルベース推論システムを取り扱うことができる。

3.2 複数の対象モデルの統合

前節で述べたように、本研究では、 KIEF のプラガブル・メタモデル機構による複数の対象モデルの統合を行う。この統合は、メタモデルを表現する物理概念と、モデラ上のデータとの関係を記述するだけで、容易に行うことが可能である。また、各モデラ上のデータはプラガブル・メタモデル機構を介して参照可能である。

著者らの先行研究で統合してきたモデラには、汎用数式処理システム Mathematica[1]、 3 次元ソリッドモデラ Pro/Engineer[2]、機能モデリングツール FBS モデラ [6] 等がある。

また、実際の設計作業では、計算機ツールだけでなく実験や試作機作成など実世界における情報も利用している。本研究では、これら実世界における情報源も広い意味でのモデラであると考え、実世界からの情報を入力するためのツールをプラガブル・メタモデルに接続することにより、これらの情報を計算機上に実装された推論の枠組みで扱う。

3.3 計算可能な設計過程モデル

本研究では、計算可能な思考過程のモデルとして記号論理に基づいて定式化された設計過程モデルを採用する。

3.3.1 設計シミュレータ

武田ら [4] は、設計対象に関する論理的な推論と、対象レベルの推論を制御するメタレベルの推論 (行為レベルの推論と呼ぶ) を組み合わせることにより、設計過程を再現できる設計シミュレータを提案した。

設計シミュレータでは、設計解の性質を導出する演繹、設計解の提案を行うアブダクションおよび、知識の矛盾を解消するサーカムスクリプションの 3 つの推論形式で設計過程を定式化し、知識ベースの導入の操作により、複数の公理系における知識を管理することができる。

設計シミュレータにおける基本的な設計過程は、"設計仕様の入力"から始まり、"設計解の提案"、設計解の展開・評価の繰り返しにより設計仕様を実現する過程としてモデル化される。一般に設計過程は思考錯誤を伴って進行するので、設計解の展開・評価の結果、矛盾が発見された場合には、矛盾の解消を行った後、設計解の提案と設計解の展開・評価の繰り返しのループに戻る。

行為レベルの知識は、設計対象の状態を条件とし、設計対象に対する操作列を行為とする優先順位付きのルールで記述されている。設計シミュレータは、この行為レベルの知識に基づいて計の状況に応じて知識や操作を設計者に提供することにより、設計作業をガイドすることが可能である。

3.3.2 行為レベル知識の拡張

設計シミュレータにおける行為レベル知識の枠組みでは、対象モデルに関する操作を十分に扱うことができないため、著者らは 2 節で述べた推論フレームワークを実装するにあたってその拡張を行い、シンセシス言語と呼ぶ知識記述言語を開発している [1]。

このシンセシス言語では、設計の推論モデルにおける設計対象の状態を判定するための操作、設計対象モデルに対する操作、論理モデルに対する操作をプリミティブ操作として定義する。また、この設計の推論モデルにおける推論を実際に行うため、設計

[1] Mathematica は、 Wolfram Research, Inc. の登録商標である。
[2] Pro/Engineer は Parametric Technology 社の登録商標である